



Anexo I: Plan de trabajo de la asignatura

Asignatura	SISTEMAS ELECTRÓNICOS BASADOS EN MICROPROCESADOR
-------------------	--

Atención: El plan de trabajo que aquí se presenta es una planificación orientativa de la asignatura. Si bien el objetivo es seguir lo más fielmente posible dicha planificación, no debe entenderse como algo totalmente cerrado e inflexible, sino que puede modificarse y adaptarse si las circunstancias así lo requieren.

1. Actividades en Aula

Temas	Duración aproximada (horas presenciales)	Periodo previsto de desarrollo
TEMA 1: Unidad de Control	8 horas	Semanas 1-2
TEMA 2: Sistemas algorítmicos Programables	9 horas	Semanas 3-7
TEMA 3: Arquitectura del conjunto de Instrucciones	7 horas	Semanas 8-10
TEMA 4: Estudio del procesador ARM7	5 horas	Semanas 10-11
TEMA 5: Estudio del microcontrolador LPC2103	5 horas	Semanas 12-15

**2. Actividades en Laboratorio**

Prácticas	Duración aproximada (horas presenciales)	Periodo previsto de desarrollo	Entrega informe
PRÁCTICA 1: Lenguaje descripción de hardware Verilog	2 horas	Semana 3	Semana 4
PRÁCTICA 2. Lenguaje descripción de hardware Verilog	2 horas	Semana 5	Semana 6
PRÁCTICA 3.: Lenguaje descripción de hardware Verilog	2 horas	Semana 6	Semana 7
PRÁCTICA 4: Lenguaje descripción de hardware Verilog	2 horas	Semana 9	Semana 10
PRÁCTICA 5: Examen de Laboratorio 1	1 hora	Semana 11	Semana 12
PRÁCTICA 6: ARM	4 horas	Semana 12	Semana 13
PRÁCTICA 7: ARM	4 horas	Semana 13	Semana 14
PRÁCTICA 8: ARM	2 horas	Semana 14	Semana 15

Observaciones:

- Antes de cada práctica se deberá realizar un pre-informe en el que consten todos los pasos necesarios para realizar el diseño así como las simulaciones a realizar.
- Tras la realización del circuito y la comprobación de su correcto funcionamiento, el alumno deberá contestar adecuadamente a las preguntas que el profesor le plantee así como ser capaz de solucionar problemas o plantear modificaciones y ampliaciones al circuito.
- Deberá entregarse un informe que incluya: planteamiento, detalles del sistema, simulaciones, incluyendo las gráficas, análisis crítico de los resultados obtenidos, así como los ficheros generados por la herramienta CAD.

3. Otras Actividades

Actividad	Duración aproximada (horas presenciales)	Periodo previsto de desarrollo
Prueba escrita parcial 1	1 hora	Semana 5 o 6
Prueba práctica de laboratorio 1	1 hora	Semana 11 u 12
Prueba escrita parcial 2	1 hora	Periodo de exámenes
Prueba práctica de laboratorio 2	1 hora	11/06/15 Tarde
Examen final	3-4 horas	Convocatoria ordinaria: 11/06/15 Mañana Convocatoria extraordinaria: 17/07/15