UNIVERSIDAD DE VALLADOLID

Escuela Técnica Superior de Ingeniería Informática
Edificio de Tecnologías de la Información y las Telecomunicaciones
✉ Campus Miguel Delibes s/n. 47011 Valladolid. ☎ 983 423713. 🖷 983 423671. 💻 escuela@inf.uva.es

MICROELECTRÓNICA I
CURSO 2009 - 2010

ALUMNO	EXAMEN 1ª PARTE DE LA ASIGNATURA
Alonso Caja, Santiago	7.2
Martín Bernal, Ana	5.1
Valle Ángel, Alberto	7.3
Vega Pérez, Mª Luisa	6.0

ALUMNO	TRABAJO 2ª PARTE DE LA ASIGNATURA	FECHA DE PRESENTACIÓN	CALIFICACIÓN
Alonso Caja, Santiago	Integración de condensadores	Jueves 14/01/10. 12h10 – 12h25	**5.0**
Martín Bernal, Ana	Integración de transistores bipolares	Jueves 14/01/10. 12h35 – 12h50	**8.0**
Martínez Palomo, Diego	Técnicas para la elaboración de capas activas	Jueves 14/01/10. 13h – 13h15	**6.0**
Nicolás Fernández, Lourdes	Integración de transistores MOSFET	Jueves 14/01/10. 13h25 – 13h40	**6.0**
Toquero García, David	Estudio comparativo (funcional y tecnológico) de las puertas de transmisión NMOS y CMOS	Lunes 18/01/10. 12h10 – 12h25	**5.0**
Valle Ángel, Alberto	El inversor NMOS: principio de funcionamiento y tecnología	Lunes 18/01/10. 12h35 – 12h50	**10.0**
Vega Pérez, Mª Luisa	El inversor CMOS: principio de funcionamiento y tecnología	Lunes 18/01/10. 13h – 13h15	**9.0**

ALUMNO	1ª PARTE DE LA ASIGNATURA	2ª PARTE DE LA ASIGNATURA	CALIFICACIÓN
Alonso Caja, Santiago	7.2	5.0	**6.1**
Martín Bernal, Ana	5.1	8.0	**6.6**
Martínez Palomo, Diego	N.P.	6.0	**Pendiente 1ª parte**
Nicolás Fernández, Lourdes	N.P.	6.0	**Pendiente 1ª parte**
Toquero García, David	N.P.	5.0	**Pendiente 1ª parte**
Valle Ángel, Alberto	7.3	10.0	**8.7**
Vega Pérez, Mª Luisa	6.0	9.0	**7.5**