



UNIVERSIDAD DE VALLADOLID

Escuela Técnica Superior de Ingeniería Informática

Edificio de Tecnologías de la Información y las Telecomunicaciones

✉ Campus Miguel Delibes s/n. 47011 Valladolid. ☎ 983 423713. 📠 983 423671. 📧 escuela@inf.uva.es

MICROELECTRÓNICA I

Relación de Trabajos de la 2ª parte de la asignatura

Cada alumno entregará el siguiente material:

- Un documento de una extensión moderada (5-10 páginas) sobre el tema encomendado.
- Transparencias power point de apoyo a la presentación en el aula.

ALUMNO	TÍTULO DEL TRABAJO	FECHA DE PRESENTACIÓN
Alonso Caja, Santiago	Integración de condensadores	Jueves 14/01/10. 12h10 – 12h25
Martín Bernal, Ana	Integración de transistores bipolares	Jueves 14/01/10. 12h35 – 12h50
Martínez Palomo, Diego	Técnicas para la elaboración de capas activas	Jueves 14/01/10. 13h – 13h15
Nicolás Fernández, Lourdes	Integración de transistores MOSFET	Jueves 14/01/10. 13h25 – 13h40
Toquero García, David	Estudio comparativo (funcional y tecnológico) de las puertas de transmisión NMOS y CMOS	Lunes 18/01/10. 12h10 – 12h25
Valle Ángel, Alberto	El inversor NMOS: principio de funcionamiento y tecnología	Lunes 18/01/10. 12h35 – 12h50
Vega Pérez, Mª Luisa	El inversor CMOS: principio de funcionamiento y tecnología	Lunes 18/01/10. 13h – 13h15